日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 8月28日

出 願 番 号

Application Number:

特願2002-249128

[ST.10/C]:

[JP2002-249128]

出 願 人
Applicant(s):

シャープ株式会社

2003年 3月28日

特 許 庁 長 官 Commissioner, Japan Patent Office



特2002-249128

【書類名】

特許願

【整理番号】

02J01700

【提出日】

平成14年 8月28日

【あて先】

特許庁長官 殿

【国際特許分類】

H03D 7/00

H04B 1/10

H04B 1/26

【発明の名称】

周波数変換装置

【請求項の数】

【発明者】

【住所又は居所】

大阪府大阪市阿倍野区長池町22番22号 シャープ株

式会社内

【氏名】

滝 海

【発明者】

【住所又は居所】

大阪府大阪市阿倍野区長池町22番22号 シャープ株

式会社内

【氏名】

北口 勝紀

【特許出願人】

【識別番号】

000005049

【氏名又は名称】 シャープ株式会社

【代理人】

【識別番号】

100085501

【弁理士】

【氏名又は名称】

佐野 静夫

【選任した代理人】

【識別番号】

100111811

【弁理士】

【氏名又は名称】 山田 茂樹

【選任した代理人】

【識別番号】 100121256

【弁理士】

- 【氏名又は名称】 小寺 淳一

【手数料の表示】

【予納台帳番号】 024969

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 0208726

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 周波数変換装置

【特許請求の範囲】

【請求項1】入力された高周波信号を増幅する高周波アンプと、該高周波アンプの出力信号と局部発振信号を混合するミキサと、該ミキサの出力信号に帯域制限を施して所定帯域成分のみを選択通過させるフィルタと、を有する周波数変換装置において、

前記高周波アンプと前記ミキサとの間に、そのカットオフ周波数が制御可能な 可変フィルタを設けたことを特徴とする周波数変換装置。

【請求項2】前記可変フィルタは、入力信号の低帯域成分のみを選択通過させる可変ローパスフィルタであることを特徴とする請求項1に記載の周波数変換装置。

【請求項3】前記可変フィルタは、入力信号の所定帯域成分のみを選択通過させる可変バンドパスフィルタであることを特徴とする請求項1に記載の周波数変換装置。

【請求項4】前記可変フィルタは、入力信号の低帯域成分のみを選択通過させる可変ローパスフィルタと、入力信号の髙帯域成分のみを選択通過させる可変ハイパスフィルタと、を直列接続して成ることを特徴とする請求項1に記載の周波数変換装置。

【請求項5】前記可変フィルタは、入力信号の高帯域成分のみを選択通過させる可変ハイパスフィルタであることを特徴とする請求項1に記載の周波数変換装置。

【請求項 6】前記可変フィルタのカットオフ周波数は、前記局部発振信号の周波数制御を行う位相固定ループ回路を用いて制御されることを特徴とする請求項1に記載の周波数変換装置。

【請求項7】前記可変フィルタのカットオフ周波数は、ボルテージシンセサイ ザ方式を用いて制御されることを特徴とする請求項1に記載の周波数変換装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、ケーブルテレビジョン受信機等のチューナ部に用いられる周波数変 換装置に関するものである。

[000.2]

【従来の技術】

図8はダブルコンバージョンチューナ装置の一従来構成を示すブロック図である。ダブルコンバージョンチューナ装置は、入力された高周波信号(以下、RF [Radio Frequency] 信号と呼ぶ)から所望周波数成分を抽出し、後段の検波回路で処理しやすい中間周波信号(以下、IF [Intermediate Frequency] 信号と呼ぶ)を生成する周波数変換装置である。

[0003]

本図に示すように、従来のダブルコンバージョンチューナ装置は、第1バンドパスフィルタ10と、アッテネータ11と、高周波アンプ12と、第1局部発振器13と、第1ミキサ14と、第2バンドパスフィルタ15と、第2局部発振器16と、第2ミキサ17と、第3バンドパスフィルタ18と、中間周波アンプ19と、を有して成る。

[0004]

上記構成から成るダブルコンバージョンチューナ装置の周波数変換動作について、図9を参照しながら説明を行う。上記構成から成るダブルコンバージョンチューナ装置において、第1バンドパスフィルタ10を通過した受信信号は、第1ミキサ14にて第1局部発振信号(周波数;flo)と混合される。従って、受信チャンネル信号(周波数;fl)は、第1IF信号(周波数;flo-fl)に変換される。

[0005]

一方、受信チャンネル信号以外の他チャンネル信号(周波数; f 2)が第1バンドパスフィルタ10を通過した場合、該他チャンネル信号は、第1ミキサ14によって不要信号(周波数; f 1 o - f 2)に変換される。ここで、他チャンネル信号の周波数 f 2 が受信チャンネル信号の周波数 f 1 より高く、不要信号の周波数 f 1 o - f 2 が第1バンドパスフィルタ10の通過帯域内となる場合には、

該不要信号が第1バンドパスフィルタ10を通して端子INに漏出する。このような現象はバックトークと呼ばれ、ダブルコンバージョンチューナ装置の周波数 変換特性等に悪影響を及ぼす。

[0006]

そこで、従来のダブルコンバージョンチューナ装置では、上記したバックトークなどの装置内部から端子INに漏出する不要信号を低減する技術として、図10(a)~(c)に示す構成が採用されていた。なお、本図(a)は、高周波アンプ12と第1ミキサ14との間に、入出力間が絶縁されたアイソレーションアンプAを追加した構成である。本図(b)は、第1バンドパスフィルタ10をバンド分割型バンドパスフィルタ10'に置き換えた構成である。本図(c)は、第1バンドパスフィルタ10をそのカットオフ周波数が制御可能な可変バンドパスフィルタ10"に置き換えた構成である。

[0007]

【発明が解決しようとする課題】

確かに、上記構成から成るダブルコンバージョンチューナ装置であれば、バックトーク等の不要信号漏出を低減して、ダブルコンバージョンチューナ装置の周波数変換特性等を高めることが可能である。

[0008]

しかしながら、図10(a)に示したダブルコンバージョンチューナ装置ではアイソレーションアンプAの追加によるコストアップや歪特性劣化が課題であった。また、図10(b)に示したダブルコンバージョンチューナ装置では、バンド分割型バンドパスフィルタ10'を構成するために複数のバンドパスフィルタが必要となるので、部品点数の増加に伴うコストアップや作業性悪化が課題であった。また、図10(c)に示したダブルコンバージョンチューナ装置は、上記2構成に比べて安価にバックトーク低減を実現できる反面、受信周波数に応じて可変バンドパスフィルタ10"の特性が変わるため、入力リターンロス特性までもが変化してしまうという課題があった(図11参照)。

[0009]

本発明は、上記の問題点に鑑み、入力リターンロス特性の変化を招くことなく・

安価にバックトーク等を低減することが可能な周波数変換装置を提供することを 目的とする。

[0010]

【課題を解決するための手段】

上記目的を達成するために、本発明に係る周波数変換装置は、入力された高周波信号を増幅する高周波アンプと、該高周波アンプの出力信号と局部発振信号を混合するミキサと、該ミキサの出力信号に帯域制限を施して所定帯域成分のみを選択通過させるフィルタと、を有する周波数変換装置において、前記高周波アンプと前記ミキサとの間に、そのカットオフ周波数が制御可能な可変フィルタを設けた構成としている。

[0011]

具体的に述べると、上記構成から成る周波数変換装置において、前記可変フィルタは、入力信号の低帯域成分のみを選択通過させる可変ローパスフィルタである構成にするとよい。このような構成とすることにより、入力リターンロス特性の変化を招くことなく、安価にバックトークを低減することが可能となる。

[0012]

また、上記構成から成る周波数変換装置において、前記可変フィルタは、入力信号の所定帯域成分のみを選択通過させる可変バンドパスフィルタである構成にしてもよい。このような構成とすることにより、非受信チャンネル信号同士の高次歪みによる不要信号生成も抑えられるので、可変ローパスフィルタを設けた場合に比べて、入力端子への不要信号漏出を一層低減することが可能となる。

[0013]

また、上記構成から成る周波数変換装置において、前記可変フィルタは、入力信号の低帯域成分のみを選択通過させる可変ローパスフィルタと、入力信号の高帯域成分のみを選択通過させる可変ハイパスフィルタと、を直列接続して成る構成してもよい。このような構成とすることにより、単一の可変バンドパスフィルタに比べて帯域を広く取り易くなるので、受信チャンネル信号に対するフィルタ帯域の追従性を不要に高めることなく、両者間のずれを防ぐことができる。

[0014]

また、上記構成から成る周波数変換装置において、前記可変フィルタは、入力信号の高帯域成分のみを選択通過させる可変ハイパスフィルタである構成としてもよい。このような構成とすることにより、高周波受信時における非受信チャンネル信号同士の高次歪信号生成を抑えて、入力端子への不要信号漏出を低減することができる。

[0015]

なお、上記構成から成る周波数変換装置において、前記可変フィルタのカット オフ周波数は、前記局部発振信号の周波数制御を行う位相固定ループ回路を用い て制御される構成にするとよい。このような構成とすることにより、可変フィル タのカットオフ周波数制御回路を別途設けずに済むので、不必要に装置規模を増 大することなく、可変フィルタのカットオフ周波数を入力高周波信号に応じて可 変制御することができる。

[0016]

また、上記構成から成る周波数変換装置において、前記可変フィルタのカット オフ周波数は、ボルテージシンセサイザ方式を用いて制御される構成としてもよ い。このような構成とすることにより、可変フィルタと局部発振回路に供給する 電圧を別々に設定することができるので、受信チャンネル信号に対するフィルタ 追従性の合わせ込みを容易に行うことが可能となる。

[0017]

【発明の実施の形態】

以下では、ケーブルテレビジョン受信機等のチューナ部に用いられるダブルコンバージョンチューナ装置に本発明を適用した場合を例示して説明を行う。

[0018]

まず、本発明の第1実施形態について説明する。図1は本発明に係るダブルコンバージョンチューナ装置の第1実施形態を示すブロック図である。本図に示すように、本実施形態のダブルコンバージョンチューナ装置は、端子INに入力されたRF信号に帯域制限を施して所望周波数成分のみを選択通過させる第1バンドパスフィルタ10(以下、第1BPF10と呼ぶ)と、第1BPF10の出力RF信号を減衰するアッテネータ11(以下、ATT11と呼ぶ)と、ATT1

1の出力RF信号を増幅する高周波アンプ12(以下、RFアンプ12と呼ぶ)と、第1局部発振信号を生成する第1局部発振器13と、RFアンプ12の出力RF信号と第1局部発振信号を混合して第1IF信号を生成する第1ミキサ14と、第1IF信号に帯域制限を施して不要信号成分を取り除く第2バンドパスフィルタ15(以下、第2BPF15と呼ぶ)と、第2局部発振信号を生成する第2局部発振器16と、第2BPF15の出力IF信号と第2局部発振信号を混合して第2IF信号を生成する第2ミキサ17と、第2IF信号に帯域制限を施して不要信号成分を取り除く第3バンドパスフィルタ18(以下、第3BPF18と呼ぶ)と、第3BPF18の出力IF信号を増幅して端子OUTに送出する中間周波アンプ19(以下、IFアンプ19と呼ぶ)と、を有して成り、さらにRFアンプ12と第1ミキサ14との間に、そのカットオフ周波数が制御可能な可変ローパスフィルタa(以下、可変LPFaと呼ぶ)を設けた構成としている。

[0019]

上記構成から成るダブルコンバージョンチューナ装置の周波数変換動作について、図2を参照しながら説明を行う。上記構成から成るダブルコンバージョンチューナ装置において、可変LPFaを通過した受信信号は、第1ミキサ14にて第1局部発振信号(周波数;f1o)と混合される。ここで、可変LPFaのカットオフ周波数は受信チャンネル信号に応じて可変制御されるため、所望の受信チャンネル信号(周波数;f1)は、可変LPFaで遮断されることなく第1ミキサ14にて第1IF信号(周波数;f1o-f1)に変換されるが、該受信チャンネル信号より高周波数の他チャンネル信号(周波数;f2)は、可変LPFaで遮断され第1ミキサ14に到達できなくなる。従って、本実施形態では、該他チャンネル信号に応じた不要信号(周波数;f1o-f2)の生成を抑えて、端子INへの不要信号漏出を低減することが可能となる。

[0020]

なお、可変LPFaの前段にはRFアンプ12があり、該RFアンプ12がアイソレーションアンプの働きもするので、可変LPFaの通過帯域外にある反射 波はRFアンプ12によって遮られ、端子INまで到達することはなくなる。従って、可変LPFaのカットオフ周波数制御に伴って、入力リターンロス特性ま

でもが変化してしまうことはない。

[0021]

次に、本発明の第2実施形態について説明する。図3は本発明に係るダブルコンバージョンチューナ装置の第2実施形態を示すブロック図である。なお、第1 実施形態と同様の部分については、図1と同一符号を付すことで説明を省略し、 以下では、本実施形態の特徴部分について重点を置いた説明を行うことにする。

[0022]

本図に示すように、本実施形態のダブルコンバージョンチューナ装置は、第1 実施形態の可変LPFaに代えて、RFアンプ12と第1ミキサ14との間に、 そのカットオフ周波数が制御可能な可変バンドパスフィルタb(以下、可変BP Fbと呼ぶ)を設けた構成である。

[0023]

上記構成から成るダブルコンバージョンチューナ装置において、可変BPFbを通過した受信信号は、第1ミキサ14にて第1局部発振信号と混合される。ここで、可変BPFbのカットオフ周波数は、受信チャンネル信号に応じて可変制御されるため、所望の受信チャンネル信号は可変BPFbで遮断されることなく第1ミキサ14にて第1IF信号に変換されるが、該受信チャンネル信号以外の他チャンネル信号は、可変BPFbで遮断され第1ミキサ14に到達できなくなる。従って、本実施形態では、他チャンネル信号(周波数;fa、fb)同士の高次歪みによる不要信号(周波数;fa±fb、2fa±fbなど)の生成も抑えることができるので、前述の第1実施形態に比べて、端子INへの不要信号漏出を一層低減することが可能となる。

[0024]

次に、本発明の第3実施形態について説明する。図4は本発明に係るダブルコンバージョンチューナ装置の第3実施形態を示すブロック図である。なお、第2 実施形態と同様の部分については、図3と同一符号を付すことで説明を省略し、 以下では、本実施形態の特徴部分について重点を置いた説明を行うことにする。

[0025]

本図に示すように、本実施形態のダブルコンバージョンチューナ装置は、第2

実施形態の可変 B P F b に代えて、 R F アンプ1 2 と第1ミキサ14との間に、そのカットオフ周波数が制御可能な可変ローパスフィルタc1と可変ハイパスフィルタc2 (以下、可変L P F c 1、可変H P F c 2 と呼ぶ)を設けた構成である。このような構成とすることにより、単一の可変バンドパスフィルタに比べて帯域を広く取り易くなるので、受信チャンネル信号に対するフィルタ帯域の追従性を不要に高めることなく、両者間のずれを防止することが可能となる。

[0026]

次に、本発明の第4実施形態について説明する。図5は本発明に係るダブルコンバージョンチューナ装置の第4実施形態を示すブロック図である。なお、第1 実施形態と同様の部分については、図1と同一符号を付すことで説明を省略し、 以下では、本実施形態の特徴部分について重点を置いた説明を行うことにする。

[0027]

本図に示すように、本実施形態のダブルコンバージョンチューナ装置は、第1 実施形態の可変LPFaに代えて、RFアンプ12と第1ミキサ14との間に、 そのカットオフ周波数が制御可能な可変ハイパスフィルタd(以下、可変HPF dと呼ぶ)を設けた構成である。このような構成とすることにより、高周波受信 時における他チャンネル信号同士の高次歪信号生成を抑えて、端子INへの不要 信号漏出を低減することができる。

[0028]

なお、上記した第1~第4実施形態において、可変フィルタ a~dのカットオフ周波数は、第1局部発振信号の周波数制御を行う位相固定ループ回路(PLL [Phase-Locked-Loop] 回路)を用いて制御すればよい(図6参照)。このような構成とすることにより、可変フィルタ a~dのカットオフ周波数制御回路を別途設けずに済むので、不必要に装置規模を増大することなく、可変フィルタ a~dのカットオフ周波数を入力RF信号に応じて可変制御することが可能となる。

[0029]

或いは、上記の第1~第4実施形態において、可変フィルタ a~dのカットオフ周波数は、予め設定された電圧を各チャンネル毎に切り換えるボルテージシンセサイザ方式で制御する構成としてもよい(図7参照)。このような構成とする

ことにより、PLL回路を用いて可変フィルタa~dのカットオフ周波数を制御する場合と異なり、可変フィルタa~dと第1局部発振回路に供給する電圧を別々に設定することができるので、受信チャンネル信号に対するフィルタ追従性の合わせ込みを容易に行うことが可能となる。

[0030]

【発明の効果】

上記したように、本発明に係る周波数変換装置であれば、入力リターンロス特性の変化を招くことなく、安価にバックトーク等を低減することが可能である。

【図面の簡単な説明】

- 【図1】 本発明に係るダブルコンバージョンチューナ装置の第1実施形態を 示すブロック図である。
- 【図2】 第1実施形態のダブルコンバージョンチューナ装置における周波数変換動作を説明するための模式図である。
- 【図3】 本発明に係るダブルコンバージョンチューナ装置の第2実施形態を 示すブロック図である。
- 【図4】 本発明に係るダブルコンバージョンチューナ装置の第3実施形態を示すブロック図である。
- 【図5】 本発明に係るダブルコンバージョンチューナ装置の第4実施形態を示すブロック図である。
 - 【図6】 可変フィルタ制御手段の一構成例を示すブロック図である。
 - 【図7】 可変フィルタ制御手段の別構成例を示すブロック図である。
- 【図8】 ダブルコンバージョンチューナ装置の一従来構成を示すブロック図である。
- 【図9】 従来のダブルコンバージョンチューナ装置における周波数変換動作 を説明するための模式図である。
- 【図10】 ダブルコンバージョンチューナ装置の別従来構成を示すブロック 図である。
- 【図11】 BPF10"のカットオフ周波数制御に伴う入力リターンロス特性の変化挙動を説明するための模式図である。

特2002-249128

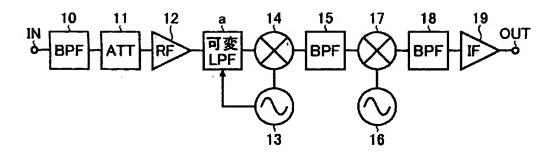
【符号の説明】

- 10 第1バンドパスフィルタ (第1BPF)
- 11 アッテネータ (ATT)
- 12 髙周波アンプ(RFアンプ)
- 13 第1局部発振器
- 14 第1ミキサ
- 15 第2バンドパスフィルタ (第2BPF)
- 16 第2局部発振器
- 17 第2ミキサ
- 18 第3バンドパスフィルタ (第3BPF)
- 19 中間周波アンプ(IFアンプ)
- a 可変ローパスフィルタ (可変LPF)
- b 可変バンドパスフィルタ (可変BPF)
- c1 可変ローパスフィルタ (可変LPF)
- c2 可変ハイパスフィルタ (可変HPF)
- d 可変ハイパスフィルタ (可変HPF)

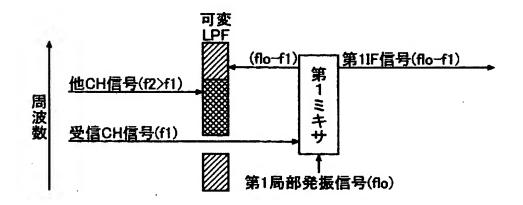
【書類名】

図面

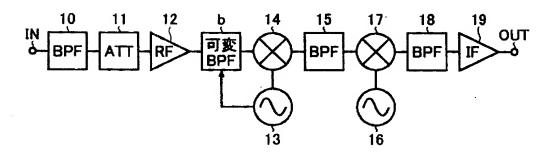
【図1】



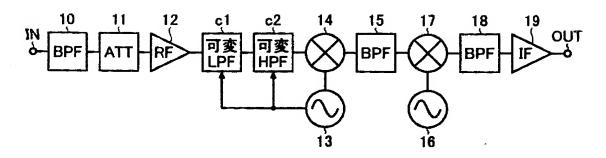
【図2】



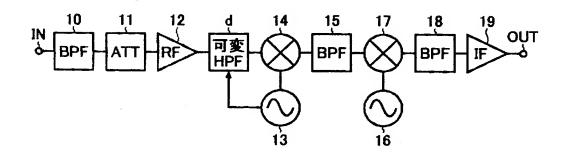
【図3】



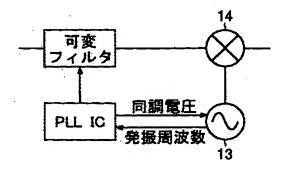
【図4】



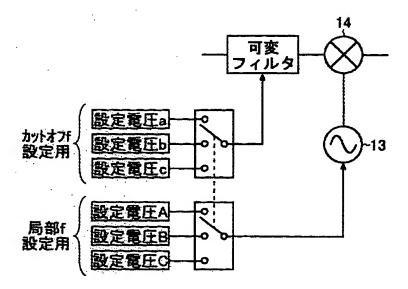
【図5】



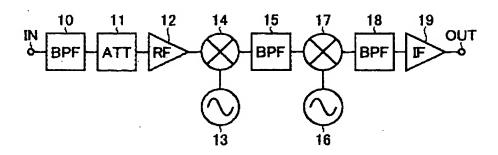
【図6】



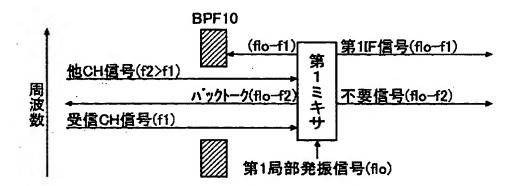
【図7】



【図8】

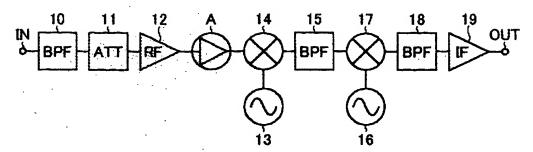


【図9】

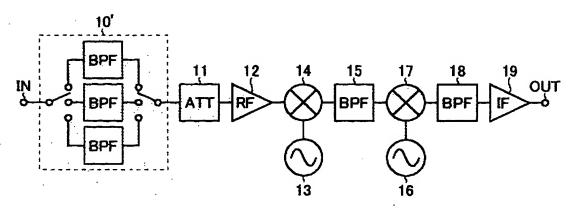


【図10】

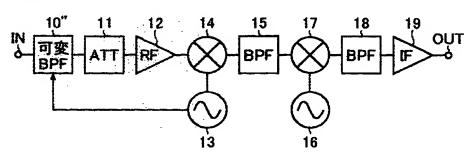
(a)



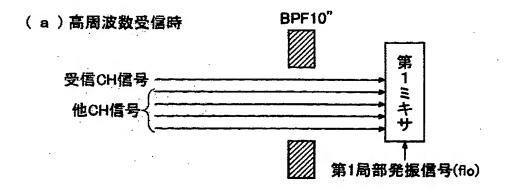
(b)

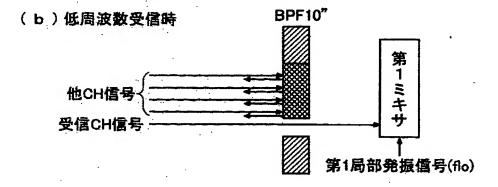


(c)



【図11】





【書類名】 要約書

【要約】

【課題】本発明は、入力リターンロス特性の変化を招くことなく、安価にバックトークを低減することが可能な周波数変換装置を提供することを目的とする。

【解決手段】本発明に係る周波数変換装置は、入力された高周波信号を増幅する高周波アンプ12と、高周波アンプ12の出力信号と局部発振信号を混合するミキサ14と、ミキサ14の出力信号に帯域制限を施して所定帯域成分のみを選択通過させるバンドパスフィルタ15と、を有する周波数変換装置において、高周波アンプ12とミキサ14との間に、そのカットオフ周波数が制御可能な可変フィルタaを設けた構成としている。

【選択図】 図1

出願人履歴情報

識別番号

[000005049]

1. 変更年月日

1990年 8月29日

[変更理由]

新規登録

住 所

大阪府大阪市阿倍野区長池町22番22号

氏 名

シャープ株式会社